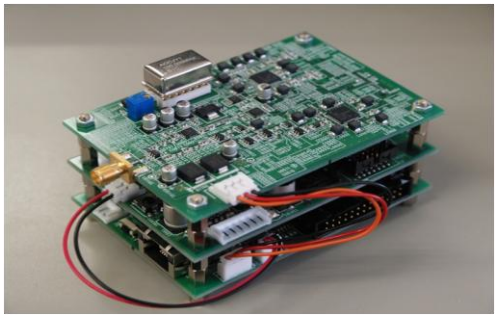
WiViCom

多彩な通信方式に対応するフルスクラッチ通信開発ボードです



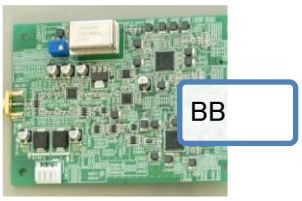
Wi Logic　*シリーズ登場！*

CPU, FPGA, BB をセット
OFDM　IP も搭載可能
小型な信号処理テストベンチ

※サンプルイメージ

CPU

BB



FPGA

本ボードセットは、U-boot , Linux , sample driver , sample utility , sample bit file を標準添付します。

U-boot/Linux

- U-boot/Linux 自身の FLASH への書き込み, 読み込み
- FLASH への書き込み, 読み込み
- FPGA コンフィグ機能
- MAC アドレス用 EEPROM 書き込み

Sample Driver

- FPGA コンフィグ機能
- メモリ peek/poke 機能

Sample Utility

- FPGA コンフィグ機能
- EEPROM 書き込み機能

Sample bit file

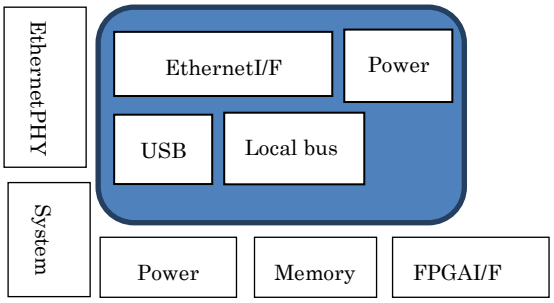
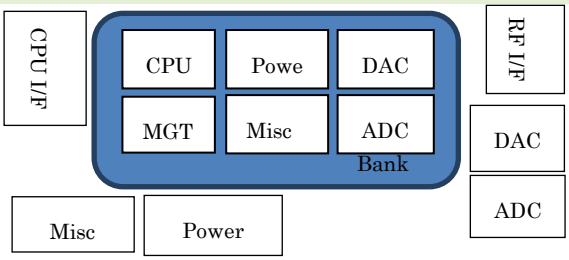
開発環境

- ハートビート
- Xilinx ISE 13.2 logic edition 以上（Web pack は不可）
- tftpd（OS 不問）
- RDE ブロックセット（オプション USB ボード利用時）
- MATLAB/Simulink（RDE ブロックセット利用時）

WiLogic は、多彩な通信方式に対応することが可能なフルスクラッチ通信開発ボードです。LINUX 搭載の SH4 CPU ボード, PHY 搭載可能な FPGA ボード, 実際に電波を出すことなく検証可能な BB ボードがセットです。さらにオプションとして FPGA 内部モニタ用の USB ボード, 410-770MHz, 2.4GHz/5GHz に対応した RF ボードもご用意し, 実証実験まで可能です。

WiViCom

製品仕様

ボード名：型式	機能仕様
CPU ボード：WL1-CPU-R5S7764	32bit, MMU
	動作周波数 300MHz
	128MByte ROM
	64MByte RAM
	CPLD XC9572XL-7TQ100C
	10/100BASE LAN(Ethernet PHY 搭載)
	UART×2 搭載
	Linux 動作可能
	電源随時切断可能
FPGA ボード： WL1-FPGA-XC6S150	XC6SLX150T
	23080 スライス, BRAM603KB(MAX), 180 乗算器
	2CH 14bit 250MSP ADC
	2CH 16bit 625MSPS DAC
	GPIO テストピン：4　LED：4　DIPS/W：4
	RF ボードクロック, 外部クロック入力可能
BB ボード：WL1-BB-SMA	BB 接続可能(SMA ケーブル利用)
オプション(RF ボードは BB ボード I/F 互換)	
RF ボード：WL1-RF-TVWS	410-770MHz サポート
RF ボード：WL1-RF-AL24G5G	2.4/5GHz サポート
USB ボード：WL1-USB-BLINK	PC-FPGA 接続ボード(EZ-USB)
標準付属品	
回路図	サンプルドライバ
UCF ファイル	サンプルユーティリティ
CPU　I/F	サンプルビットファイル：ハートビート
取扱説明書	サンプルソフトウェアソースコード
U-boot/Linux	AC アダプタ：WL1-ACADAPTER

ご注意：開発環境等のソフトウエアは本製品に付属しません
　　オプション品は別途お見積り致します
　　販売価格：オープンプライス

株式会社ウィビコム　TEL 025-241-0301・FAX025-241-0366

本仕様は予告なく変更する場合があります